```
Forming PN junction of zinc-chalcogenide crystal for blue LED - by
  arranging N-type crystal contg. selenium and/or sulphur in open reacting vessel, diffusing Gp-I element in crystal NoAbstract Dwg 1,2/4
Patent Assignee: TOSHIBA KK (TOKE )
Number of Countries: 001 Number of Patents: 001
Patent Family:
Patent No Kind Date Applicat No Kind Date Main IPC JP 2094672 A 19900405 JP 88247189 A 19880930
                                                                                   Week
                                                                                   199020 B
Priority Applications (No Type Date): JP 88247189 A 19880930
Title Terms: FORMING; PN: JUNCTION: ZINC: CHALCOGENIDE: CRYSTAL: BLUE: LED: ARRANGE; N: TYPE: CRYSTAL: CONTAIN: SELENIUM: SULPHUR: OPEN: REACT: VESSEL: DIFFUSION: GROUP-1: ELEMENT: CRYSTAL: NOABSTRACT
Derwent Class: LO3; U11; U12
International Patent Class (Additional): HOIL-021/36; HOIL-033/00
File Segment: CPI; EPI
 1/5/5
DIALOG(R) File 352: DERWENT WPI
(c) 2000 Derwent Info Ltd. All rts. reserv.
003453206
WPI Acc No: 82-06385E/198204
   Semiconductor junction made in monocrystalline binary cpd. - esp. zinc
selenide which is doped with gold to form LED emitting blue light Patent Assignee: NISHIZAWA J (NISH-1)
Inventor: NISHIZAWA J
Number of Countries: 005 Number of Patents: 008
Patent Family:
Patent No Kind Date
                               Applicat No Kind Date
                                                                Main IPC
                                                                                   Week
                                                                                   198204 B
FR 2484703 A 19811218
                                                 A 19810611
A 19800616
GB 2081011 A 19820210 GB 8117956
                                                                                    198206
                    19820114 JP 8081212
                                                                                   198208
JP 57007171 A
                                                                                   198215
                   19820408 DE 3123232
DE 3123232 A
                                                 A 19810611
                                                                                   198327
                   19830621
US 4389256
                                                                                   198402
DE 3123232
                    19831229
GB 2081011 B
                                                                                    198448
                   19841128
                                                                                   198708
JP 87005338 B 19870204
Priority Applications (No Type Date): JP 8081212 A 19800616
Patent Details:
           Kind Lan Pg Filing Notes
                                                  Application Patent
Patent
FR 2484703 A
                        13
Abstract (Basic): FR 2484703 A
      A pn junction is made in a monocrystalline semiconductor cpd. of type II-VI and with one type of conductivity, pref. n-type: this
      crystal is obtd. by the cooling of a liq. phase. The monocrystal is
     placed in an inert atmos. for the diffusion of a dopant of opposite conductivity into the crystal; and the dopant is pref. gold.

The monocrystal is pref. ZnSe heated to 300-400 deg. C in an argon
      atmos, so gold can be diffused into the crystal or form an alloy in the
      crystal. The ZnSe is pref. grown from a liq. phase while keeping the pressure of Se vapour at a specified value; and the ZnSe is pref.
      heated before the pn junction is formed.
           LEDs emitting light with a wavelength below 550 nm can be obtd..
      e.g. blue-violet.
Title Terms: SEMICONDUCTOR: JUNCTION: MADE: MONOCRYSTAL: BINARY: COMPOUND:
   ZINC: SELENIDE: DOPE: GOLD: FORM: LED: EMIT: BLUE: LIGHT
 Index Terms/Additional Words: DIODE
Derwent Class: L03; U11; U12
International Patent Class (Additional): C30B-011/00; C30B-029/48; C30B-031/00; H01L-021/38; H01L-033/00
File Segment: CP1: EP1
```

## THIS PAGE BLANK (USPTO)

(19) 日本国特許庁 (JP)

①特許出願公開

⑩公開特許公報(A)

昭57—7171

①Int. Cl.³H 01 L 33/00 21/208 識別記号

庁内整理番号 7739-5F 7739-5F **3**公開 昭和57年(1982)1月14日

発明の数 ·1 審査請求 未請求

(全 3 頁)

Ø2nSePn接合の製造方法

@特

願 昭55-81212

②出

願 昭55(1980)6月16日

@発 明 者 西澤潤一

仙台市米ケ袋1丁目6番16号

⑩発 明 者 伊東一臣

足利市利保町1020番地新山団地

7号館48号

⑪出 願 人 西澤潤一

仙台市米ケ袋1丁目6番16号

明 和 哲

1. 発明の名称 ZnSePn 接合の製造方法

#### 2.特許請求の範囲

- (1) 建度差法和成長法によって製作された n 形の実質的に 2 n S e である単結晶を基板結晶としてクセフタ不純物を含金または拡散により導入して Pn 接合を得る方法において前記導入するアクセフタ不純物が金であり前記導入を不活性ガス中で行うことを特徴とする 2 n S e Pn 接合の製造方法。
- (2) 前記溫更蓬法魚相成長において Seの蒸気 丘を所定の値に削御することを特徴とする特 許請求の範囲第1項記載の 2n Se Pn接合の製 造方法。
- (3) 前記導入の温度が400 でから300 での 範囲から遅ばれることを特徴とする特許額求 の範囲第1項ないし第2項記載の 2 n S e P n 接 合の製造方法。
- (4) 前記n形の ZnSe 単結晶を得るために温度 笠法液相成長で製作された ZnSe 単結晶をPn

接合の形成に先だって亜鉛中で熱処理するととを特徴とする特許請求の範囲第1項ないし第3項記載の 2nSePn 接合の製造方法。

### 1発明の詳細な説明

本発明は半導体 Pn 接合の製造方法に関し、 特に Zn Se Pn接合の製造方法に関する。

たり、実用的な 2 形領 家が得られなかった。 本 顧発明はどのようた □一川化分物で通常見られ る欠点を克服し, 実用的な Pn 接合を製造する 方法を与えるものである。まず基板用でnse 結 品としては同一出颇人の特許顧「III」が依化合 物半導体の結晶成長広」に投案されているよう た Se 蒸気圧を削御した温度差法被相成長法で 数作した単結晶基故を用いることが望さしい。

すなわちとの方法によれは Pn 接合製造のた めの基板結晶中の 5 0 空格子点の密度を、あら かじめ拡散せんとする不純物の密度よりも低く あるいは同程度にしておくことができる。

成長溶媒としては Te を主成分として用いた 場合は結晶中に少食の Te を含有するが熱間常 巾の変化にどくわずかなので実質的に ZnSe 結 晶とみなし得る。1000で以下で成長した場合 Te 含有量は1%以下にできる。したがって基 极の ZnS ⇒ 結晶中のストイキオメトリ(化学量 論的組成)からのずれは通常のブリッジマン法 て得られた結晶のそれに比して考しく小さい。

一つの方法としては結晶成長に際してドナ不納 物を於加することであるが、そうすると拡散に より Pn 接合を製作しようとした場合ドナ不純 物量を非常に低くしないとこれを補供してあま りある『形領域を形成することは困難となる。 そとで一つの方法として無婚加で蒸気圧制御法 で得られた結晶を一たん比較的低温で Zn メル ト中で熱処理して少しストイキオメトリからの プれを So 欠乏側 ヘシフトさせて n 形低抵抗結 品を得る。具体的には Zn メルト中で 900であ るいはそれ以下で約一日熱処理する。その結果 n形で ll~lamの比抵抗の結晶が得られる。 との場合。折角 Se 空格子点の少ない結晶を 2n 中熱処理で再び増してn形としている欠点はあ るが、口形不純物を残留不純物としてしか含ん ていないので、その後のアクセフタ不純物拡散 あるいは合金を低密度で行えるという長所をそ なえている。n形領域の比低気をもつと高くす るという犠性によってさらにストイキオメトリ からのずれの少ないロ形基板を得ることができ

特開昭57-7171(2)

Se 蒸気圧制御された結晶中の So 空格子点の 密度 カッと蒸気圧制御されずに作られた結晶中 の S ● 空格子点の密度 n 🖟 の比はおよそ

nv/nv = Pse/Pse

で与えられる. Ps。 は無気圧制御法にかける se 滋気圧.Pseは se 蒸気圧を加えないときの いわゆる平衡圧である。たとえは何じ900ゃで 蒸気圧制御せずに ZnSe を温度差法液相成長し たとき Pse は Ql Torr以下また 900℃で加 えりる Se 蒸気止は 103 Torr以上だから 前 配式の比はおよそ10⁴に逆する。一方プリッジ マン法で 2nse を成長する場合は触点 1500 c 近くで成長するので一座ストイキオメトリから のずれは著しいのでとうてい Pn 扱合の製作に 適さない。とこうでこのようにして製作された ZnSo結晶は不純物総加を行わない場合には非 常に高型抗であり、1形基板結晶として必要な 比世抗 10 二四 以下の値が得られない。 これは .2nSeの真性キャリフ密度は無調では考しく低 いので当然のことである。n形結晶を得るには

る。たとえば 2n メルト中で800で~600でで 熱処理すれば比低抗は前記より高くはなるがn 形結晶として使用しえる。

Zn 中熱処理に際して意識的に Zn メルト中 にナクセプタたとえば B1 を投入しておき n 形 基板結晶中のパックグランド不純物が主として アクセプタであるようにしておくことはその後 のアクセプタ拡散もたは合金において容易に? 形にできるという長所がある。たとえば 900c で Zn 中で熱処理する場合 Zn ノルト中に若干 盤の Bi を松加してかく。

次に, このようにして得られた n 形結晶に不 純物拡散法または合金法によってアクセプタ不 **純物を導入する。海入する不純物としては,た** とえば Au を用いる。第一回のように基板の一 つの面に Snを5%含む Inを乗せ反対面には Au を蒸煮する。

しからのち基板を入れた石英質を真空に引き 超高純度アルコンガス(5 N)を流し400℃~ 300での温度に望ましくは350で~130でにた

とえば1分間ほど保持し飲命する。

このようにして Au をアクセプタとして Pn 接合が形成されるとその 1 - V 特性は第2図のようになり順方向立上り電圧は 20 V以上である。ところが、 Pn 接合が形成されないでただ単に Au がショットキー接合として働くと順方向の立上り電圧は 0.7 V 程度に下る・ また Pn 接合が形成されると順方向に電流を流した状態で発光を生ずるがショットキー接合では順方向での発光は観測されないからその区別は容易である。

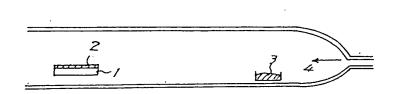
アルゴンガスを使う理由は Auの合金 文は拡散中に結晶中より Seが蒸発しストイキオメトリからのずれが大きくたることを防ぐは Seの分丘は側側されないが、大気圧程度の不活性が スの下では実験上 Seの蒸発は相当有効におさるのである。したがってアルコンに吸ぎらず N2 などの他の不活性ガスでもよいわけである。ただし反応性が極めて少いという点で

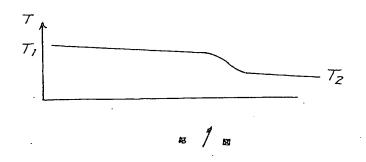
ルゴンはすぐれている。

第1回のように Arを成長中流してかく方法 がある。第1図丁は悲敬 ZnSe 結品.2 は金蒸着 膜であり、1は Arガズの流れを水す。との祭了 化示すように Seのベセルを温度 T2の所にお き Ar中化 Seの分丘が加わるようにするとな およい。 T2 はかならずしも T1 より供くなく てもよくたと允は T1=350と、T2=400% で もよい。また成長米はアルコンを流すかわりに 封じ切りの石英智中に第1回と同様に基板結晶, Se溜めを配蔵しアルゴンを!気圧で封入して もよい。との効果も合金又は拡散温度が高くな り Se 蒸気圧が高くなると効力が低下するから できるだけ低温で行われることが望ましい。た とえば Au をアクセプタ不純物とするときは 350°~ 330° という低温で Pn 接合が形成で きる利点がある。

#### 4. 図面の簡単を説明

第1 図は Pn 接合の製造方法を示す概略図と 盤度分布を示す図である。





# THIS PAGE BLANK (USPTO)